

GSI Darmstadt

eine vom Bund und dem Land Hessen getragene Forschungseinrichtung, errichtet mit internationaler Beteiligung eine Beschleunigeranlage der nächsten Generation zur Forschung mit Antiprotonen- und Ionenstrahlen (FAIR). Mit derzeit etwa 40 Hard- und Software-Mitarbeiter(n)/-innen ist die Abteilung Beschleuniger-Elektronik (BEL) zuständig für das Steuerungssystem der bestehenden und künftigen Beschleunigeranlagen. Für die Abteilung BEL sucht die GSI eine/n

Diplom-Ingenieur/in

Kennz.: 3360-08.55

mit abgeschlossener Hochschul-/Fachhochschulausbildung in Elektrotechnik oder mit vergleichbarer Qualifikation für Entwicklungsarbeiten an einem neuen anlagenweiten hochpräzisen Zeitverteilungs- und Echtzeit-Synchronisierungssystem im Submikrosekundenbereich mit den Schwerpunkten:

- Entwurf digitaler Schaltungen. Die Funktionen sind meist in ALTERA-FPGAs unter Verwendung der Hardwarebeschreibungssprache VHDL zu realisieren.
- Entwurf von Algorithmen und Implementierung von Protokollen der seriellen Kommunikation über moderne Netzwerke für die Übertragungsschichten 2, 3 und ggf. höher (OSI-Modell) unter Verwendung von VHDL, Assembler oder C/C++.
- Fehlersuche auf elektronischen Baugruppen unter Verwendung moderner Messtechnik wie z.B. Logikanalysatoren und Digital-Oszilloskopen.
- Entwicklung von Software für embedded/Mikrocontroller Steuerungen und PC-basierten Test- und Diagnoseprogrammen in C/C++.
- Durchführung und Auswertung von Prototypentests sowie Erstellung technischer Dokumentation.

Zur Unterstützung weiterer Aufgaben der Abteilung wären zusätzlich Erfahrungen auf den folgenden Gebieten von Vorteil, sind jedoch nicht Voraussetzung: Entwurf von Schaltungen für die analoge Signalverarbeitung in Mikrocontroller-Systemen, Applikation von AD- und DA-Wandlern.

Wir suchen eine/n Mitarbeiter/in mit Interesse an einem vielseitig ausgerichteten Arbeitsplatz in einem agilen, internationalen Projektumfeld. Engagierten Berufsanfängern mit ausbaufähigen Kenntnissen geben wir gerne eine Chance. Die Fähigkeit zum eigenständigen Handeln bei gleichzeitig guter Team- und Kommunikationsfähigkeit, Freude an detailgenauem Arbeiten, gute Kenntnisse der deutschen und englischen Sprache in Wort und Schrift setzen wir voraus.

Die Stelle ist zunächst auf 5 Jahre befristet. Im Rahmen des FAIR-Projekts bestehen gute Aussichten für eine langfristige berufliche Perspektive. Die Bezahlung erfolgt nach dem Tarifvertrag für den öffentlichen Dienst (TVöD).

GSI fördert die berufliche Entwicklung von Frauen und begrüßt es, wenn sich Frauen durch die Ausschreibung besonders angesprochen fühlen.

Schwerbehinderte erhalten bei gleicher Qualifikation den Vorzug.

Ihre aussagekräftige Bewerbung mit vollständigen Unterlagen richten Sie bitte **schriftlich** (keine E-Mail) mit Angabe Ihres frühesten möglichen Eintrittstermins unter Angabe der Kennziffer bis **12.12.2008** an:

GSI Helmholtzzentrum für Schwerionenforschung GmbH
PERSONALABTEILUNG
PLANCKSTRASSE 1
64291 DARMSTADT

Darmstadt, 14.11.2008